



**Acta Núm. 2019-23 correspondiente a la reunión del
23 de Agosto de 2019.
Ensenada, B.C. a 23 de Agosto de 2019.**

ACTA 2019-23 correspondiente a la sesión de la CADE celebrada el 23 de Agosto de 2019.

Al Consejo Interno del IAUNAM
Al Personal Académico del IAUNAM

Estuvieron presentes y/o virtualmente: Francisco Guillen, Raul Michel, Francisco Murillo, Mauricio Reyes, Laurence Sabin, Teresa García

I. Contratación, Promoción y Renovación de Contrato

* Ninguno

III. Asuntos Varios

*Se recomienda aprobar la solicitud de financiamiento propuesta por Hazael Serrano Guerrero para el curso en línea "Diseño de hardware en VHDL para FPGA" impartido por la empresa: Itesc electrónica & embebidos. El costo del curso es de \$2,387.00 pesos + \$200 de envío, incluye el curso en línea y un kit de desarrollo para realizar las prácticas. Actualmente los FPGA ya están siendo utilizados en desarrollos del instituto, como la nueva consola del telescopio de 2m. Por esta razón es una necesidad que los técnicos electrónicos conozcan esta tecnología. Este curso servirá para conocer a fondo la arquitectura de los FPGA y aprender su programación en el lenguaje de programación VHDL y el software ISE WEB PACK. Los recursos pueden ser tomados de su partida individual o de la partida de capacitación.

Secretario de Actas en turno.

Raul Michel